PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2002-150249

(43)Date of publication of application: 24.05.2002

(51)Int.Cl.

G06K 19/07

B42D 15/10

G01P 15/00

G01P 15/06

G06K 17/00

G06K 19/00

(21)Application number: 2000-346498

(71)Applicant: DAINIPPON PRINTING CO LTD

(22)Date of filing:

14.11.2000

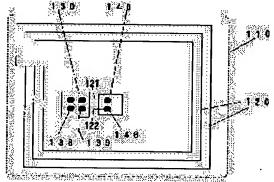
(72)Inventor: HIGUCHI TAKUYA

(54) DATA CARRIER DEVICE WITH IMPACT SENSITIVE SENSOR AND IMPACT PRESENCE/ABSENCE DETECTING SYSTEM USING THE SAME

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a data carrier device capable of sensing the presence/ absence of impact by mounting an impact sensitive sensor disconnected by applying a prescribed impact or more on the data carrier device provided with a resonance circuit having an antenna coil for communicating with an external.

SOLUTION: In an impact detecting mechanism, an impact sensitive sensor 140 disconnected by applying the prescribed impact or more thereto is connected to a data carrier chip 130 independently from the resonance coil and a voltage is impressed to the impact sensitive sensor 140 so that a detection circuit part capable of expressing the presence/absence of the disconnection as a corresponding potential in one end of the impact sensitive sensor 140 is formed. The potential state of one end of the impact sensitive sensor 140 is detected by a control part of a data carrier chip 130 and a control part stores the disconnection presence/absence



information into a memory part according to the potential state of one end of the detected impact detection sensor 140.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration [Date of final disposal for application]

[Patent number]

[Date of registration]
[Number of appeal against examiner's decision of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2002-150249 (P2002-150249A)

(43)公開日 平成14年5月24日(2002.5.24)

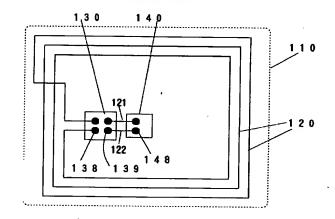
										,
(51) Int.Cl.7		蔵別記号		FI			(テーマコード(参考)
G06K	19/07			B4	2 D	15/10		5 :	2 1	2 C 0 0 5
B 4 2 D	15/10	5 2 1		G 0	1 P	15/06				5 B 0 3 5
G 0 1 P	15/00			G O	6 K	17/00			F	5B058
	15/06								L	0200
G06K	17/00					19/00			н	
		·	審查請求	未請求	請求	初の数6	OL	(全		最終頁に続く
(21)出願番号		特願2000-346498(P2000-3	346498)	(71) 出願人 000002897						
				1		大日本	印刷株	式会社	Ŀ	•
(22)出顧日		平成12年11月14日(2000.11.	14)	東京都新宿区市谷加賀町一丁目1番1号						
				(72)	発明者					
						東京都	新宿区	市谷加	質町一	丁目1番1号
						大日本				•
				(74)	代理人	100111	659			
					•	弁理士	金山	聡		
				F夕-	-ム(参考) 20	005 MB	10 NAC	08	
										BCOO CA11
•		•					CA			
						5B	058 CA	17 KAC	2 KA04	KA06 YA20
						99	JOG CA	I F RAC	JZ NAU4	KAUG TAZU
				1						

(54) 【発明の名称】 衝撃感知センサ付きデータキャリア装置、およびこれを用いた衝撃有無検知システム

(57)【要約】 (修正有)

【課題】 外部機器と交信するためのアンテナコイルを 有する共振回路を設けたデータキャリア装置であって、 所定以上の衝撃を与えることによって断線する衝撃感知 センサを搭載し、これにより、衝撃の有無を感知するこ とができるデータキャリア装置を提供する。

【解決手段】 衝撃検知機構は、所定以上の衝撃を与えることによって断線する衝撃感知センサ140を、共振回路とは別に、データキャリア用チップ130に接続し、且つ、衝撃感知センサ140に電圧をかけることにより、断線の有無を、それぞれ、衝撃感知センサ140の一端にて、対応する電位として表すことができる検知回路部を形成したもので、前記衝撃感知センサ140の一端の電位状態を、データキャリア用チップ130の制御部にて検知し、制御部は、検知された前記衝撃感知センサ140の一端の電位状態にしたがい、断線の有無情報をメモリ部に蓄積するものである。



1

【特許請求の範囲】

【請求項1】 外部機器と交信するためのアンテナコイ ルを有する共振回路を設けたデータキャリア装置であっ て、衝撃の有無情報をデータキャリア用チップのメモリ 部に蓄積する衝撃検知機構を組み入れたものであり、衝 撃検知機構は、所定以上の衝撃を与えることによって断 線する衝撃感知センサを、共振回路とは別に、データキ ャリア用チップに接続し、且つ、衝撃感知センサに電圧 をかけることにより、断線の有無を、それぞれ、衝撃感 知センサの一端にて、対応する電位として表すことがで 10 きる検知回路部を形成したもので、前記衝撃感知センサ の一端の電位状態を、データキャリア用チップの制御部 にて検知し、制御部は、検知された前記衝撃感知センサ の一端の電位状態にしたがい、断線の有無情報をメモリ 部に蓄積するものであることを特徴とする衝撃感知セン サ付きデータキャリア装置。

【請求項2】 請求項1において、衝撃検知機構の検知 回路部が、衝撃感知センサの両端に、データキャリア用 チップの電源回路により所定の直流電圧をかけ、断線の 有無を、衝撃感知センサの一端の対応する電位で表すも 20 のであることを特徴とする衝撃感知センサ付きデータキ ャリア装置。

【請求項3】 請求項1ないし2において、 衝撃感知 センサを含み、衝撃検知機構の検知回路部が、データキ ャリア用チップに含まれた、ワンチップであることを特 徴とする衝撃感知センサ付きデータキャリア装置。

【請求項4】 請求項3におけるワンチップの端子がア ンテナコイル用の端子のみであることを特徴とする衝撃 感知センサ付きデータキャリア装置。

【請求項5】 外部機器と交信するためのアンテナコイ ルを有する共振回路を設け、且つ、衝撃の有無情報をデ ータキャリア用チップのメモリ部に蓄積する衝撃検知機 構を組み入れた、請求項1ないし4に記載の衝撃感知セ ンサ付きデータキャリア装置と、リーダライタと、ディ スプレイ装置からなる衝撃有無検知システムであって、 リーダライタ部には、ディスプレイ装置が接続されてお り、衝撃感知センサの断線の有無を表示できることを特 徴とする衝撃有無検知システム。

【請求項6】 請求項5において、ディスプレイ装置 は、パソコン端末のディスプレイあるいは、リーダライ タ付属のディスプレイであることを特徴とする衝撃有無 検知システム。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、外部機器と交信す るためのアンテナコイルを有する、共振回路を設けたデ ータキャリア装置に関し、特に、衝撃感知センサを搭載 したデータキャリア装置に関する。

[0002]

に普及されつつ中、近年では、読み書き装置(リーダラ イタ)と接触せずに情報の授受を行う非接触型のICカ ードが提案されている。中でも、外部の読み書き装置 (リーダライタ) との信号交換を、あるいは信号交換と 電力供給とを電磁波により行う方式のものが一般的であ る。一方、データを搭載したICを、アンテナコイルと 接続した、シート状ないし札状の非接触式のICタグ が、近年、種々提案され、商品や包装箱等に付け、万引 き防止、物流システム等に利用されるようになってき た。このような、非接触型のICカード、ICタグ等の 非接触式データキャリアにおいて、外部との信号交換 を、あるいは外部との信号交換と電力供給とを電磁波に より行う、コイル配線は、品質面、生産性の面からエッ チングにより形成されるようになってきた。そして、場 合によっては、サイズの限られた面積で、十分な巻き数 を達成し、充分なインダクタンスを得るため、コイル配 線を2層に形成する方法も採られるようになってきた。

 $f = 1 / (2 \cdot \pi (L \cdot C)^{1/2})$

即ち、共振周波数fOを低くするには、インダクタンス Lを大きくする必要があり、コイルの巻き数を多くする 必要がある。

尚、コイルの共振周波数f0は、コイルのインダクタン

スをL、キャパシタンスをCとすると、一般に以下のよ

【0003】一方また、従来は、荷物等を宅急便(登録 商標)等で送り、荷物が破損した場合、どこで破損した のが、分らなかった。即ち、はじめから破損していたの か、輸送中に破損したのか、区別もできなかった。この ため、荷物に対する扱い方をチェック、保証するシステ 30 ムが求められていた。

[0004]

うに表される。

【発明が解決しようとする課題】上記のように、非接触 型のICカード、ICタグ等の非接触式データキャリア の利用が進む中、荷物等を宅急便等で送る場合、荷物に 対する扱い方をチェック、保証できるシステムが求めら れていた。本発明は、これに対応するもので、具体的に は、外部機器と交信するためのアンテナコイルを有す る、共振回路を設けたデータキャリア装置であって、所 定以上の衝撃を与えることによって断線する衝撃感知セ 40 ンサを搭載し、これにより、衝撃の有無を感知すること ができるデータキャリア装置を提供しようとするもので ある。更には、このデータキャリア装置を荷物に付け、 荷物等を宅急便等で送る場合、荷物に対する扱い方をチ エック、保証できるシステムを提供しようとするもので ある。

[0005]

【課題を解決するための手段】本発明の衝撃感知センサ 付きデータキャリア装置は、外部機器と交信するための アンテナコイルを有する共振回路を設けたデータキャリ 【従来の技術】情報の機密性の面からICカードが次第 50 ア装置であって、衝撃の有無情報をデータキャリア用チ

ップのメモリ部に蓄積する衝撃検知機構を組み入れたも のであり、衝撃検知機構は、所定以上の衝撃を与えるこ とによって断線する衝撃感知センサを、共振回路とは別 に、データキャリア用チップに接続し、且つ、衝撃感知 センサに電圧をかけることにより、断線の有無を、それ ぞれ、衝撃感知センサの一端にて、対応する電位として 表すことができる検知回路部を形成したもので、前記衝 撃感知センサの一端の電位状態を、データキャリア用チ ップの制御部にて検知し、制御部は、検知された前記衝 撃感知センサの一端の電位状態にしたがい、断線の有無 10 情報をメモリ部に蓄積するものであることを特徴とする ものである。そして、上記において、衝撃検知機構の検 知回路部が、衝撃感知センサの両端に、データキャリア 用チップの電源回路により所定の直流電圧をかけ、断線 の有無を、衝撃感知センサの一端の対応する電位で表す ものであることを特徴とするものである。そしてまた、 上記において、衝撃感知センサを含み、衝撃検知機構の 検知回路部が、データキャリア用チップに含まれた、ワ ンチップであることを特徴とするものであり、ワンチッ プの端子がアンテナコイル用の端子のみであることを特 20 徴とするものである。

【0006】本発明の衝撃有無検知システムは、外部機 器と交信するためのアンテナコイルを有する共振回路を 設け、且つ、衝撃の有無情報をデータキャリア用チップ のメモリ部に蓄積する衝撃検知機構を組み入れた、請求 項1ないし4に記載の衝撃感知センサ付きデータキャリ ア装置と、リーダライタと、ディスプレイ装置からなる 衝撃有無検知システムであって、リーダライタ部には、 ディスプレイ装置が接続されており、衝撃感知センサの 断線の有無を表示できることを特徴とするものである。 そして、上記において、ディスプレイ装置は、パソコン 端末のディスプレイあるいは、リーダライタ付属のディ スプレイであることを特徴とするものである。

[0007]

【作用】本発明の衝撃感知センサ付きデータキャリア装 置は、上記のような構成にすることによって、外部機器 と交信するためのアンテナコイルを有する、共振回路を 設けたデータキャリア装置であって、所定以上の衝撃を 与えられた場合、衝撃を感知することができるデータキ ャリア装置の提供を可能とするものである。これによ り、この衝撃感知センサ付きデータキャリア装置を荷 物、製品等に付け、荷物、製品等を、移動、配送する場 合、荷物、製品等に対する所定以上の衝撃の有無を確認 できるものとし、更には、荷物、製品等の扱い方をチェ ック、保証できるシステムを提供しようとするものであ る。具体的には、衝撃の有無情報をデータキャリア用チ ップのメモリ部に蓄積する衝撃検知機構を組み入れたも のであり、衝撃検知機構は、所定以上の衝撃を与えるこ とによって断線する衝撃感知センサを、共振回路とは別

センサに電圧をかけることにより、断線の有無を、それ ぞれ、衝撃感知センサの一端にて、対応する電位として 表すことができる検知回路部を形成したもので、前記衝 撃感知センサの一端の電位状態を、データキャリア用チ ップの制御部にて検知し、制御部は、検知された前記衝 撃感知センサの一端の電位状態にしたがい、断線の有無 情報をメモリ部に蓄積するものであることにより、これ を達成している。

【0008】衝撃感知センサとしては、マイクロマシン 技術で製造された、微小なものが実用面から好ましい。 衝撃知センサの構造としては、例えば、衝撃感知センサ は、配線を兼ねる2本のはり部と、重り部と、絶縁性の 固定部とからなり、配線を兼ねる2本のはり部にて重り 部を宙ずり状態で支持し、更に、2本のはり部を固定部 にて固定保持するもので、2本のはり部は、各々は、ア ンテナコイルの配線のそれぞれ別の一端と接続して、配 線を直流的に導通状態として接続するもので、所定以上 の衝撃によりはり部が破壊され、断線するものが挙げら れる。また、データキャリア装置としては、非接触IC タグあるいは非接触 I Cカードに適用でき、有効であ る。

[0009]

30

【発明の実施の形態】本発明の衝撃感知センサ付きデー タキャリア装置の実施の形態例を挙げ、図に基づいて説 明する。図1は本発明の衝撃感知センサ付きデータキャ リア装置の実施の形態の第1の例の概略図で、図2は第 1の例の衝撃感知センサ付きデータキャリア装置の回路 構成、データキャリア用チップ構成、衝撃検知機構とを 関連付けて示した概略図で、図3(a)は本発明の衝撃 感知センサ付きデータキャリア装置の実施の形態の第2 の例の概略図で、図3(b)はそのデータキャリア用チ ップ(130A)の主構成を示し、図4は第2の例の衝 撃感知センサ付きデータキャリア装置の回路構成、デー タキャリア用チップ構成、衝撃検知機構とを関連付けて 示した概略図で、図5は本発明の衝撃有無検知システム の1例を示した概略図である。図6 (a) は衝撃感知セ ンサの1例を示した図で、図6(b)はそのD1-D2 における断面図である。尚、図1、図3は保護層から透 視して見た図で、図1、図3中、点線はベース基材の外 40 周を示している。また、図5の太い点線部で示すデータ キャリア装置挿入部522中の、細い点線はコイル52 3を概略的に図示したものである。図1~図6中、11 0は絶縁性シート(ベース基材とも言う)、120はア ンテナコイル、130、130Aはデータキャリア用チ ップ、130aはデータキャリア用回路部、131はメ モリ、132は制御回路(制御部とも言う)、133は 受信回路、134は送信回路、135は電源回路、13 7は容量(コンデンサ)、138、139は端子、14 0は衝撃感知センサ、148は端子、510は衝撃感知 に、データキャリア用チップに接続し、且つ、衝撃感知 50 センサ付きデータキャリア装置、520はリーダライ

タ、521は表示部(ディスプレイ)、522は挿入 部、523はコイル、530パソコン、540はディス プレイ装置、541は表示部(ディスプレイ)、630 は衝撃感知センサ、631ははり部、631aははり留 め部、632は重り部、632a、632bは重り部の 一部、633は保持固定部、635は支持部である。 【0010】先ず、本発明の衝撃感知センサ付きデータ キャリア装置の実施の形態の第1の例を、図1、図2に 基づいて説明する。第1の例は、外部機器(リーダライ タ) と交信するためのアンテナコイル120を有する共 10 振回路(図2のB1部に相当)を設けたデータキャリア 装置で、衝撃の有無情報をデータキャリア用チップのメ モリ部に蓄積する衝撃検知機構を組み入れたものであ る。共振回路はアンテナコイル120と容量(コンデン サ) 137とからよりなり、衝撃検知機構は、データキ ャリア用チップ130とは別体の衝撃感知センサ140 とデータキャリア用チップの各回路とから構成されてい る。各部は、絶縁性シート110の一面上に設けられ、 保護層(図示していない)により覆われている。

【0011】衝撃検知機構は、所定以上の衝撃を与える ことによって断線する衝撃感知センサ140を、共振回 路とは別に、データキャリア用チップ130に接続し、 且つ、衝撃感知センサ140に電圧をかけることによ り、断線の有無を、それぞれ、衝撃感知センサの一端に て、対応する電位として表すことができる検知回路部 (図2のA1に相当)を形成したもので、衝撃感知セン サ140の一端P1の電位状態を、データキャリア用チ ップ130の制御回路132にて検知し、制御回路13 2は、検知された衝撃感知センサ140の一端の電位状 態にしたがい、断線の有無情報をメモリ部131に蓄積 するものである。衝撃検知機構の検知回路部(図2のA 1) は、衝撃感知センサ140の2つの端子部148に それぞれ抵抗を接続し、この両端P11、P12にデー タキャリア用チップの電源回路により所定の直流電圧を かけ、断線の有無を、衝撃感知センサの一端P1の対応 する電位で表すものである。尚、図2で、P1点におけ る電位は、電源回路からの印加電圧V1を分圧される が、断線が発生した場合には、印加電圧V1にはよらず 所定の値(-表示P11側の電位)となる。

説明する。本例の衝撃感知センサ630は、マイクロマ シン製造技術で製造されたもので、図6に示すように、 衝撃感知センサ630は、配線を兼ねる2本のはり部6 31と、重り部632と、絶縁性の保持固定部633 と、更に絶縁性の保持固定部633を支持する支持部6 35とを備え、配線を兼ねる2本のはり部631にて重 り部632を宙ずり状態で支持し、更に、2本のはり部 131を保持固定部633にて固定保持するものであ る。絶縁性の保持固定部633はSi (シリコン) な

631とこれに接続した重り部の一部132aを形成す る部分は、導電性の金属からなり、具体的には、Siに イオンを注入してできる拡散層等を単層ないし積層して 用る。支持部635としてはパイレックス(登録商標) ガラス等が用いられるが限定はされない。 尚、端子14 8がはり留め部131aに相当する。そして、はり部6 31が断線していないとき、配線121、122は、そ れぞれの端は、はり部631、重り部の一部632aを 介して接続している。

6

【0013】尚、データキャリア用チップ130におい ては、入力信号は、受信回路、制御部を介してメモリへ アクセスされ、メモリからの信号は制御部を介して送信 回路へ送られ、更に、アンテナコイル120を経て、外 部回路へと送られる。メモリには、データキヤリア装置 に必要な各種の情報が記憶される。一般には、13.5 6MHzの周波数帯では、20cm程度の通信距離とな るが、実際の通信距離は、アンテナの面積やリーダライ タの出力電力によって大きく変化する。通常、50mm ×50mmサイズのICタグ (データキャリア装置) で 20 は、50~60 cmの通信距離が得られる。

【0014】絶縁性シート110としては、データキャ リア装置の使用目的によって選択されるが、硬質の塩化 ビニルシートやポリエステルシート (PET)、あるい はポリイミドやガラスエポキシ樹脂シート等が使用され る。絶縁性シート110の厚みは20~150μm程度 であり、好ましくは25~100μm程度となる。通常 はこの基材の一面に、5~50μm厚のアルミや銅箔あ るいは鉄箔を積層した材料を使用し、当該アルミや銅箔 等をエッチングして、アンテナコイル120として形成 30 する。

【0015】保護シート(図示していない)も同様の基 材が使用され得るが、紙等の安価なものであっても良 い。ICタグ用のデータキャリ装置は、一般的には生産 や流通過程で使用されることが多く、定期券等のように 人が携帯して使用する以外の場合は装飾的要素はあまり 要求されない。特別の目的以外の場合は、小サイズのデ ータキャリア半導体チップが望まれるので、通常は、5 0mm×50mm以内の単位の大きさに製造される。

【0016】次に、本発明の衝撃感知センサ付きデータ 【0012】衝撃感知センサ130を、図6に基づいて 40 キャリア装置の実施の形態の第2の例を、図3、図4に 基づいて説明する。第2の例も、第1の例と同様、外部 機器(リーダライタ)と交信するためのアンテナコイル 120を有する共振回路(図4のB2部に相当)を設け たデータキャリア装置で、衝撃の有無情報をデータキャ リア用チップのメモリ部に蓄積する衝撃検知機構を組み 入れたものであるが、第2の例では、衝撃検知機構が、 データキャリア用回路部130aと衝撃感知センサ14 0とを一体としてワンチップ化したデータキャリア用チ ップ130Aの中に、組み込まれている。第2の例の場 り、重り部の一部632bもまたSiからなる。はり部 50 合も、基本的には第1の例と同じで、衝撃検知機構の検

知回路部 (図4のA2) は、衝撃感知センサ140の2 つの端子部148にそれぞれ抵抗を接続し、この両端P 21、P22にデータキャリア用チップの電源回路によ り所定の直流電圧をかけ、断線の有無を、衝撃感知セン サの一端P2の対応する電位で表す。そして、制御回路 132は、検知された衝撃感知センサ140の一端の電 位状態にしたがい、断線の有無情報をメモリ部131に 蓄積する。また、P2点における電位は、電源回路から の印加電圧V1を分圧されるが、断線が発生した場合に の電位)となる。衝撃検知機構が、データキャリア用回 路部130aと衝撃感知センサ140とを一体としてワ ンチップ化したデータキャリア用チップ130Aの中 に、組み込まれている以外は第1の例と同じで、ここで は説明を省く。

【0017】次に、本発明の衝撃感知センサ付きデータ キャリア装置を用いた、衝撃有無検知システムの1例を 図5に基づいて説明する。本例は、本発明の衝撃感知セ ンサ付きデータキャリア装置510、リーダライタ52 0と、パソコン530、ディスプレイ装置540からな 20 る衝撃有無検知システムで、リーダライタ部520は、 パソコン530を介して、ディスプレイ装置540が接 続されており、衝撃感知センサ付きデータキャリア装置 510の衝撃感知センサの断線の有無を表示できるもの である。簡単に、その動作の1例を、図2を参照にして 説明する。先ず、いろいろな履歴を経た衝撃感知センサ 付きデータキャリア装置510が、リーダライタ520 の挿入部522に挿入される。尚、挿入する形態をとら なくても良く、挿入部をもたないリーダライタに近くづ けるだけでも良い。リーダライタ520は、この状態 で、そのコイル523を介して、衝撃感知センサ付きデ ータキャリア装置510と交信し、衝撃感知センサ付き データキャリア装置510の電源回路(図2の135に 相当)を活性化する。これにより、衝撃感知センサ付き データキャリア装置510の衝撃感知センサにVОが印 加される、その衝撃検知機構も動作可能となる。リーダ ライタ520からの交信命令により、衝撃検知機構を動 作させると、制御回路132は、P1点(図2)の電位 を確認し、衝撃センサ140の断線の有無を判断し、こ の情報をメモリ131へ蓄積する。次いで、リーダライ 40 タ520からの交信命令により、制御部はメモリ131 の断線の有無情報をメモリ131から受け取り、送信回 路134に送り、アンテナコイル120を経て、リーダ ライタ520側へと送る。リーダライタ520は、更 に、この断線の有無情報をこれに接続するパソコン53 0に送る。パソコン530は、送られてきた断線の有無 情報をこれの端末であるディスプレイに送信し、表示部 541に表示する。このようにして、断線の有無情報を ディスプレイ上で確認することができる。尚、リーダラ イタ520に取り付けられた表示部521に表示させる 50 522

こともできる。

[0018]

【発明の効果】本発明は、上記のように、外部機器と交 信するためのアンテナコイルを有する、共振回路を設け たデータキャリア装置であって、所定以上の衝撃を与え ることによって断線する衝撃感知センサを搭載し、これ により、衝撃の有無を感知することができるデータキャ リア装置の提供を可能とした。これにより、この衝撃感 知センサ付きデータキャリア装置を荷物、製品等に付 は、印加電圧V1にはよらず所定の値(-表示P21側 10 け、荷物、製品等を、移動、配送する場合、荷物、製品 等に対する所定以上の衝撃の有無を確認できるものと し、更には、荷物、製品等の扱い方をチェック、保証で きるシステムの提供を可能にした。

【図面の簡単な説明】

【図1】本発明の衝撃感知センサ付きデータキャリア装 置の実施の形態の第1の例の概略図

【図2】第1の例の衝撃感知センサ付きデータキャリア 装置の回路構成、データキャリア用チップ構成、衝撃検 知機構とを関連付けて示した概略図

【図3】図3 (a) は本発明の衝撃感知センサ付きデー タキャリア装置の実施の形態の第2の例の概略図で、図 3 (b) はそのデータキャリア用チップ (130A) の 主構成を示した図である。

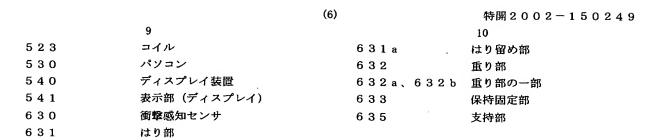
【図4】第2の例の衝撃感知センサ付きデータキャリア 装置の回路構成、データキャリア用チップ構成、衝撃検 知機構とを関連付けて示した概略図

【図5】本発明の衝撃有無検知システムの1例を示した 概略図

【図6】図6 (a) は衝撃感知センサの1例を示した図 30 で、図6 (b) はそのD1-D2における断面図であ る。

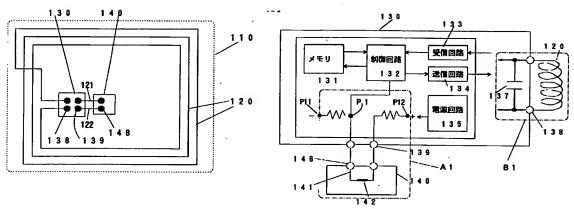
【符号の説明】

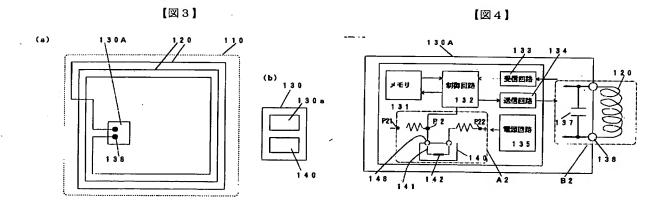
	1 1 0	絶縁性シート(ベース基材とも言
	う)	
	1 2 0	アンテナコイル
	130,130A	データキャリア用チップ
	1 3 0 a	データキャリア用回路部
	1 3 1	メモリ
	1 3 2	制御回路(制御部とも言う)
)	1 3 3	受信回路
	1 3 4	送信回路
	1 3 5	電源回路
	1 3 7	容量(コンデンサ)
	138,139	端子
	1 4 8	端子
	5 1 0	衝撃感知センサ付きデータキャリ
	ア装置	
	5 2 0	リーダライタ
	5 2 1	表示部(ディスプレイ)
)	5 2 2	挿入部

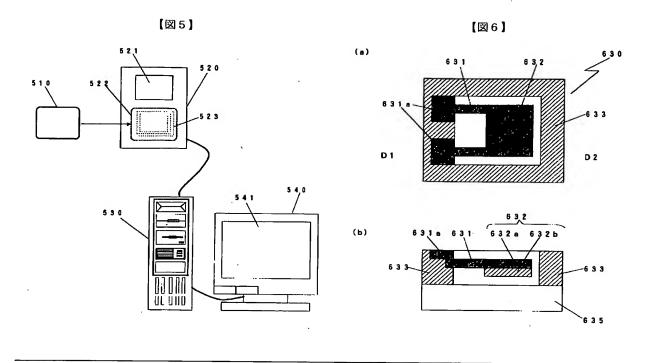




【図2】







フロントページの続き

(51) Int. Cl. ⁷
G O 6 K 17/00
19/00

識別記号

F I G O 1 P 15/00 G O 6 K 19/00 テーマコード(参考)

C N

Q